

# 差分一覧

## 搭載部品の差分

項目	ルネサス様製 RZ/V2L SMARC EVK		シマフジ製 SBEV-RZ/V2L	
CPU	R9A07G054L23GBG		R9A07G054L23GBG	
電源	PMIC構成		ディスクリット構成	
DDR4	MT40A1G16KD-062F	2G[Byte]	MT40A1G16RC-062F	4G[Byte]
QSPIフラッシュ (QSPI0)	MT25QU512ABB8E12-OSIT	64M[Byte]	MX25U51245GMI00	64M[Byte]
eMMC (SD0)	MTEG64GASAQHD-1T	64G[Byte]	THGAMRG9T23BA1L	64G[Byte]
SDカードスロット (SD0)	μSDカードスロット		無し (eMMCのみ)	
SDカードスロット (SD1)	μSDカードスロット		μSDカードスロット	
Ethernet PHY	KSZ9131RNXC	2ch	RTL8211FG-CG	1ch
デバッグUART (USB-UART変換)	FT230XQ		FT230XQ	
HDMIトランスミッタ (DSI)	ADV7533BCBZ-RI		ADV7533BCBZ-RI	
HDMIコンパニオン (DSI)	TPD12S016RKTR		TPD12S016RKTR	
CANトランシーバ	TCAN1046V-Q1		無し (コネクタ直結)	
オーディオI/F (SSI1)	WM8978CGFE1/V		無し	
EEPROM (RIIC2)	無し		BR24G16FVM-3GTTR	2K[Byte]

## コネクタ等の差分

項目	機能名	ルネサス様製 RZ/V2L SMARC EVK	シマフジ製 SBEV-RZ/V2L
Ether0	Eth0	CN11	CN5
Ether1	Eth1	CN12	無し
デバッグUART	SCIF0	CN9	CN2
リセットSW		SW1	SW2
電源SW		SW2	SW1
ブートセレクト		SW11_SMARC_SW1	SW3 (仕様異なる)
電源LED		LED3_LED4	LED1
μSDカードスロット	SD0	CN3/ (eMMC)	無し (eMMCのみ)
μSDカードスロット	SD1	CN2	CN9
MIPIコネクタ	CSI	CN10	CN7
HDMIコネクタ	DSI	CN5	CN8
USB_OTG	USB0	CN3	CN3
USB_HOST	USB1	CN4	CN4
CAN	CAN0	CN15	CN14 (CANトランシーバ無し)
CAN	CAN1	CN16	CN15 (CANトランシーバ無し)
音声入力	SSI0	CN13	無し
音声出力	SSI0	CN14	無し
HDMI音声	SSI1	ADV7533BCBZ-RI	ADV7533BCBZ-RI
PMOD	PMOD0	J26 (Type-2A)	CN10 (Type-2A)
PMOD	PMOD1	CN17 (Type-3A/6A)	CN11 (Type-3A)
PMOD	PMOD2	無し	CN12 (Type-6A)
アナログ入力	ADC	SMARC_CN1 (ch0_5)	CN16 (ch0_3)
MIPI制御	RIIC0	CN10	CN7
HDMI制御	RIIC1	ADV7533BCBZ-RI	ADV7533BCBZ-RI
EEPROM	RIIC2	無し	BR24G16FVM-3GTTR
ユーザスイッチ	GPIO	無し	SW4 (P17_1)
ユーザスイッチ	GPIO	無し	SW5 (P17_2)
ユーザLED	GPIO	無し	LED2 (P45_2)
ユーザLED	GPIO	無し	LED3 (P45_3)
JTAGコネクタ (10p)	JTAG	SMARC_CN2	CN1
電源入力 (DC5V)		CN6 (USB Type-C)	J1 (DCジャック)

# ブートモード設定

## ルネサス様製 RZV2L SMARC Board

### RZ/V2L SMARC EVK Start-up Guide (Rev.1.04)

To set the board to SCIF Download mode, set the SW11 as below (please refer 2.1.2):



SW11

1	2	3	4
OFF	ON	OFF	ON

To set the board to SPI Boot mode, set the SW11 as below:



SW11

1	2	3	4
OFF	OFF	OFF	ON



SW1-1	OFF
SW1-2	OFF

SW1-1	DEBUGN
OFF	JTAG debug mode
ON	Normal operation

SW1-2	MicroSD/eMMC selection
OFF	Select eMMC on RTK9744L23C01000BE
ON	Select microSD slot on RTK9744L23C01000BE

## シマフジ製 SBEV-RZ/V2L



SCIF Download mode



SPI Boot mode

	ルネサス様製 SMARC EVK			シマフジ製 SBEV-RZ/V2L		
	場所	端子名	機能	場所	端子名	機能
BOOT MODE	SW11-1	BOOT_SEL0	SW11-1, 2, 3	SW3-1	MD_BOOT0	SW3-1, 2, 3 *000: SPI boot 001: SDO (eMMC) boot *010: SCIF Download 011: SDO (SD) boot
	SW11-2	BOOT_SEL1	*000: SPI boot	SW3-2	MD_BOOT1	
	SW11-3	BOOT_SEL2	001: SDO (eMMC) boot	SW3-3	MD_BOOT2	
	SW11-4	VBUS_MIN	*010: SCIF Download	無し		
	SW1-1	DEBUGN	011: SDO (SD) boot	無し		
SD0選択	SW1-2	DEVSEL	電源電圧調整用	SW3-4	DEBUGN	デバッグモード
			デバッグモード	無し		SD0はeMMCのみ
			1:eMMC, 0:uSD			