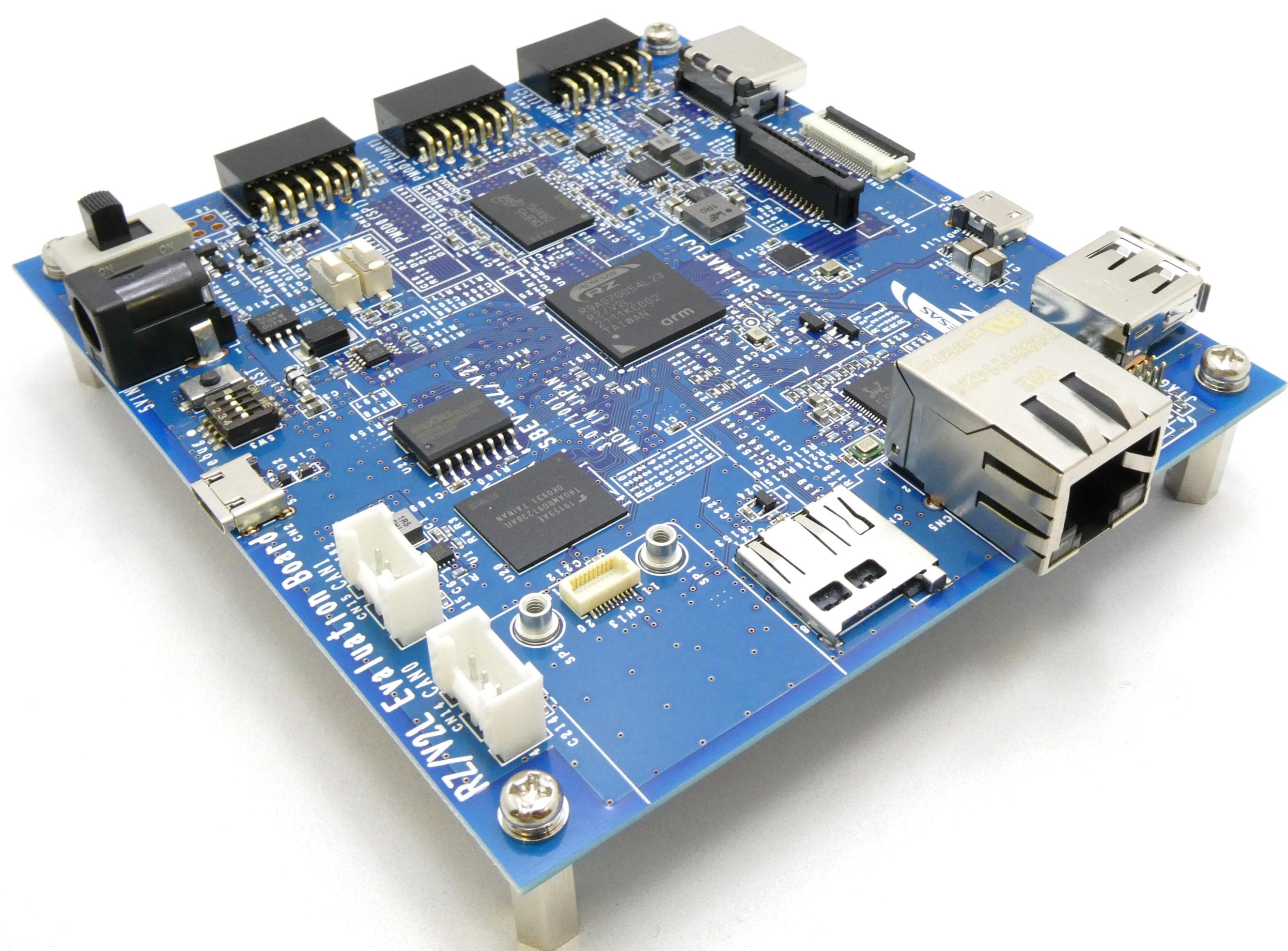



RZ/V2L評価ボード (SBEV-RZ/V2L)

SHIMAFUJI




**AIアクセラレータ
DRP-AI**

・フレキシブルなオリジナルIPの高い電力効率により、ヒートシンクレスでAI推論を実現




DRP libraryによるISP機能
Simple ISP

・DRP libraryによるISP機能により、認識率を向上
・外付けISP不要で低コストなCMOSセンサを使用可能



RZ/V2L & RZ/G2Lの互換性
Scalability for Vision AI


・完全なパッケージ互換とS/Wの再利用により、RZ/G2LからRZ/V2Lへの移行が容易



幅広い応用機器にAIを導入
Target Application

・AI家電
・認識機能付き監視カメラ
ほか
幅広い応用機器にコスト効率よくAIを活用できます。

・リテール用POS
・スマートフォン

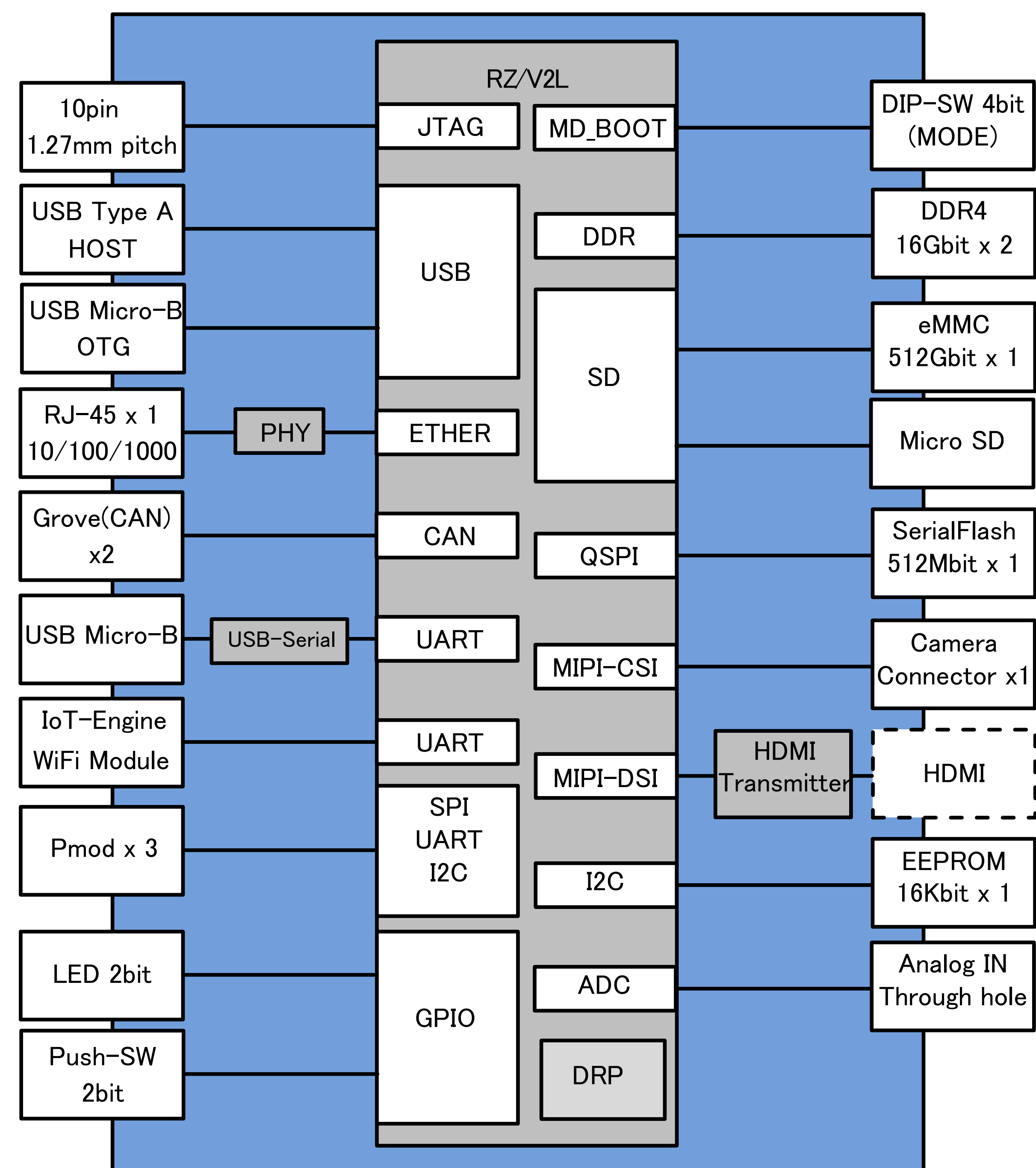


SBEV-RZ/V2Lはルネサス製マイコンRZ/V2L (R9A07G054L23GBG)を搭載した評価ボードです。MIPIカメラ入力、USB、Ether、SD、ビジョン向けAIアクセラレータ(DRP-AI)を備えており、画像処理をはじめとした、さまざまな用途に向けてRZ/V2Lの評価を行うことができます。

◆ SBEV-RZ/V2L マイコン

System	CPU	Interfaces
Arm Debugger (CoreSight)	ARM Cortex™-A55 1.2GHz	1 x DDR3L/DDR4-1600 16bit (In line ECC)
Arm TrustZone	ARM Cortex™-A55 1.2GHz	1 x SPI Multi I/O (8bit DDR)
16 x DMAC	NEON VFP	1 x SDHI(UHS-I)/MMC
Interrupt Controller	L1 IS : 32KB w/Parity	1 x SDHI(UHS-I)
PLL/SSCG	L1 D\$: 32KB w/ECC	1 x USB2.0 Host
Standby (Sleep/Software/Module)	L2\$: 0KB	1 x USB2.0 Host / Function
	L3\$: 256KB w/ECC	2 x 100/1000Mbps Ether MAC
		4 x I2C
		2 x SCI 8/9bit
		5 x SCIF(UART)
		3 x RSPI
		2 x CAN
		GPIO
		Analog
		8 x 12bit ADC

◆ ブロック図



◆ SBEV-RZ/V2L 仕様一覧

CPU	RZ/V2L (R9A07G054L23GBG) AI Accelerator; DRP-AI 2x Cortex-A55(1.2GHz), Cortex-M33(200MHz) Simple ISP(provided in the DRP library)
メモリ	DDR 4GB Serial Flash Memory 64MB eMMC 64GB EEPROM 2kB
外部接続	USB Type A (HOST) x1 USB Micro B (OTG) x1 USB Micro B (USB-Serial) x1 CAN x2 MIPI-CSI x1 Ether x1 Micro SD Card Slot x1 JTAG (Half pitch 10pin) x1
評価用実装部品	LED x2 Push-SW x2
電源	DC 5V DC Jack
基板寸法	100mm x 110mm (突起物除く)

SP32EB001

本文中に記載の会社名および製品等は各社の商標または登録商標です。機能向上や品質改良などのため、本資料に記載された内容は予告なく変更される場合があります。

シマフジ電機株式会社

東京都大田区西蒲田6-36-11 西蒲田NSビル3階

TEL : 03-3733-8308

E-mail : info@shimafuji.co.jp

URL : http://www.shimafuji.co.jp