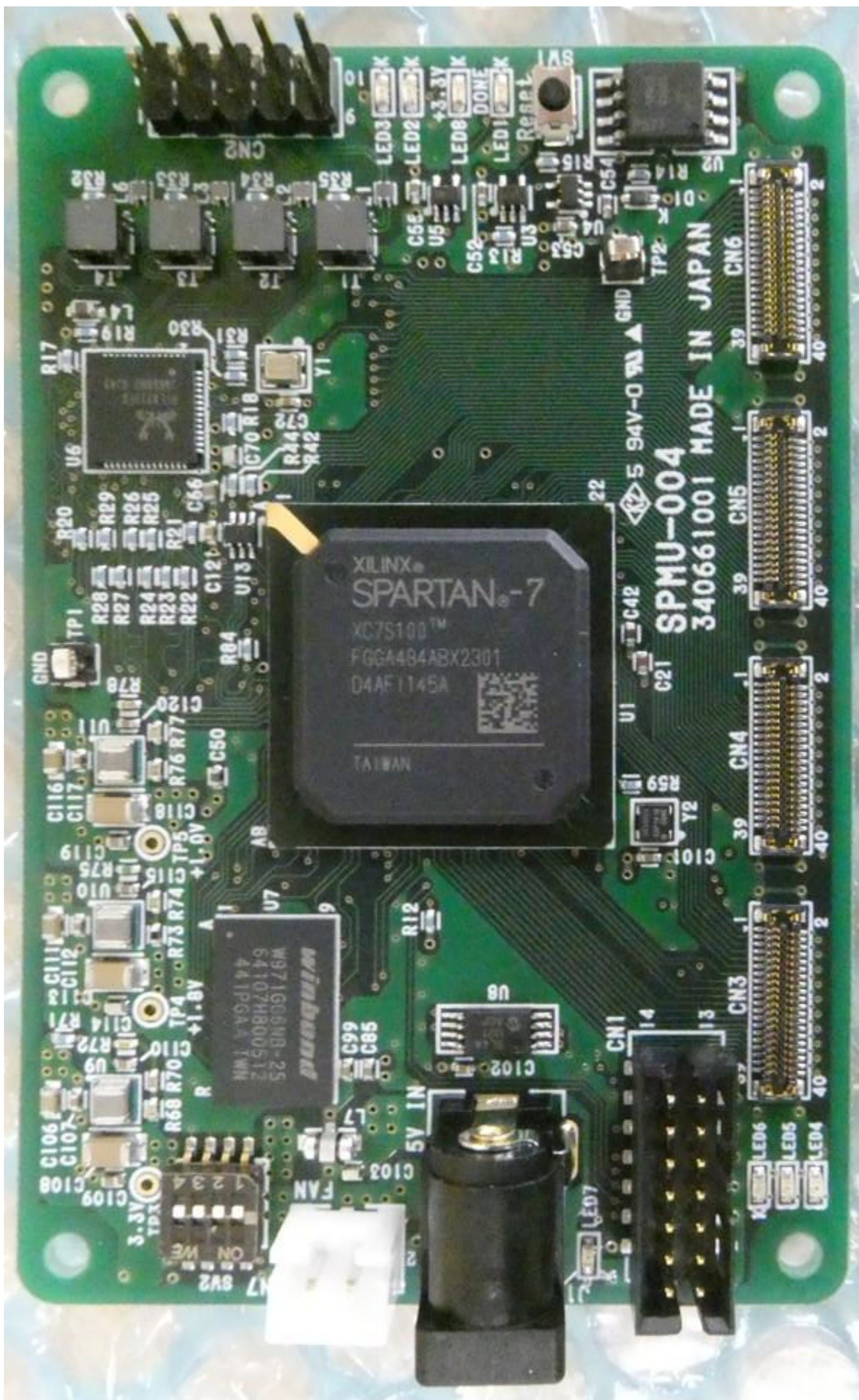


多信号入出力機器コントローラ用FPGAボード (型番:SPMU-004)



- ・SPMU-004は東京大学カブリ数物連携宇宙研究機構(Kavli IPMU)と共同開発した多信号入出力機器コントローラ用FPGAボード
- ・多信号を接続可能な0.25mmピッチの小型細線同軸ケーブルコネクタを採用
- ・128MバイトのDRAMと1Gbit Etherを搭載し高速転送が可能

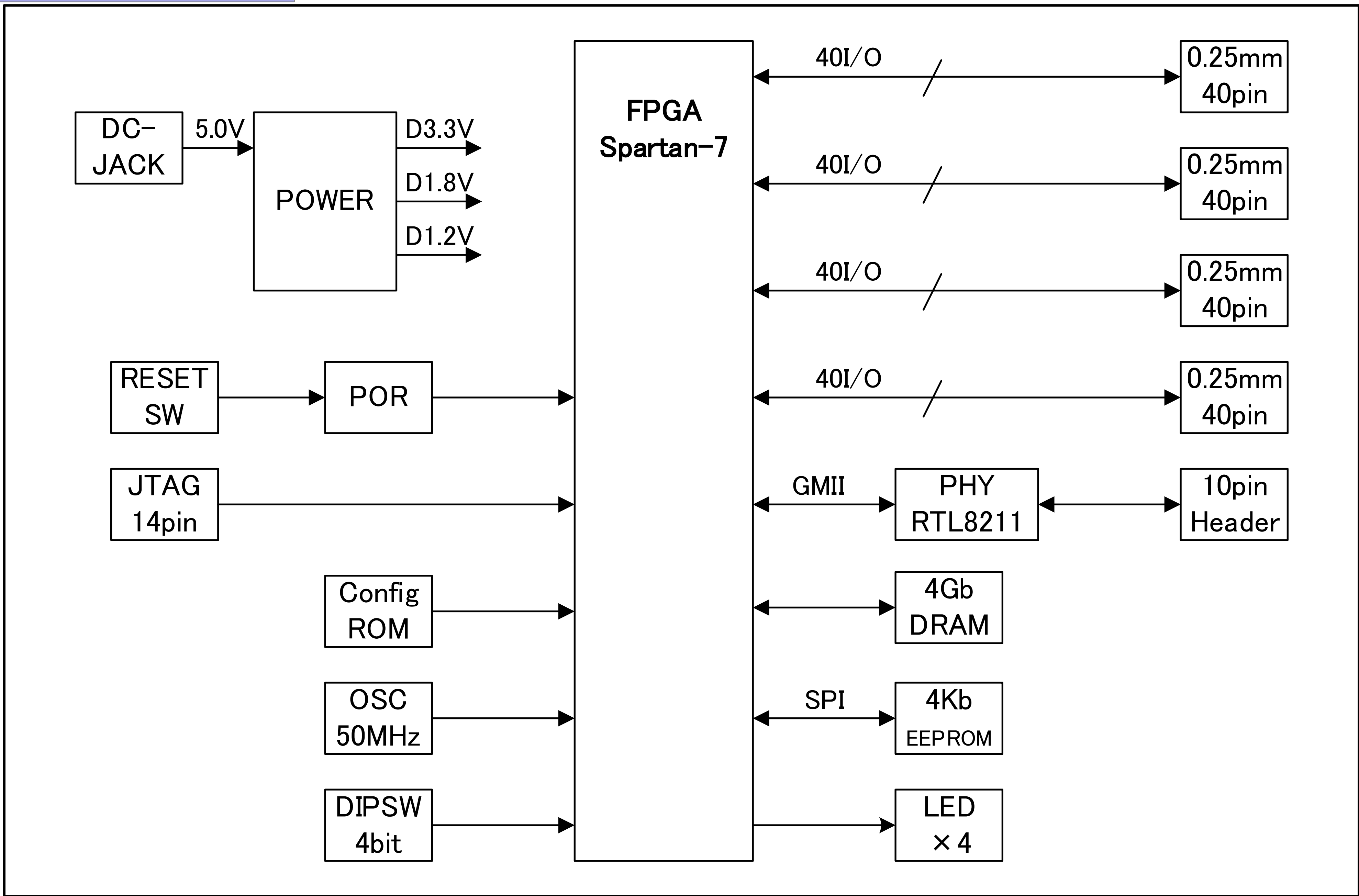


SPMU-004

◆仕様一覧

項目	機能
FPGA	・XC7S100-1FGGA484C ロジックセル:10240 ブロックRAM:120個(36Kbit) 最大シングルエンドI/O:400 最大差動I/Oペア:192
外部メモリ	・DDR2メモリ :128Mバイト ・SPI-EEPROM:512バイト
I/O	・GigaBit Ether: 1ポート ・シングルエンドI/O数: 160bit(LVCMO18) ・汎用LED: 4bit ・汎用DIPSW:4bit
電源	・電圧:+5V ・電流:T.B.D.
動作温度	・0℃～50℃
サイズ	・85mm×56mm(突起物除く)

◆ブロック図



本文中に記載の会社名および製品等は各社の商標または登録商標です。
機能向上や品質改良などのため、本資料に記載された内容は予告なく変更される場合があります。