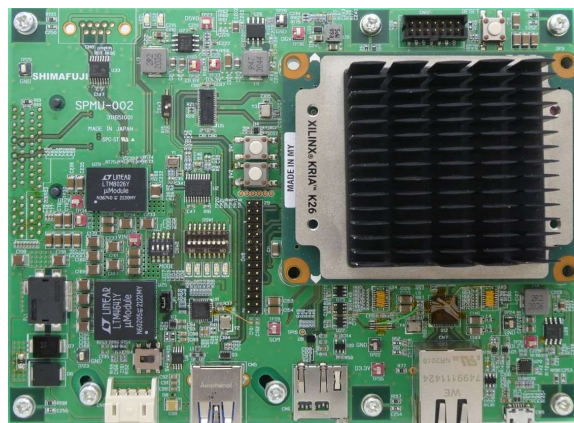


カメラ・センサー制御用SOC搭載ボード (型番：SPMU-002)

SHIMAFUJI

- ・SPMU-002は、各種カメラ、センサーを制御するSOC搭載のCPUボードです
- ・本ボードには、CPU(QuadCore ARM CortexA53)、メモリ(2GB)が搭載され、PCIe(4レーン)、GigabitEther、マイクロSDカード等のインタフェースがサポートされています
- ・本ボード上のFPGAには、各種カメラ、センサーに対応する制御用IPが実装可能です

仕様一覧

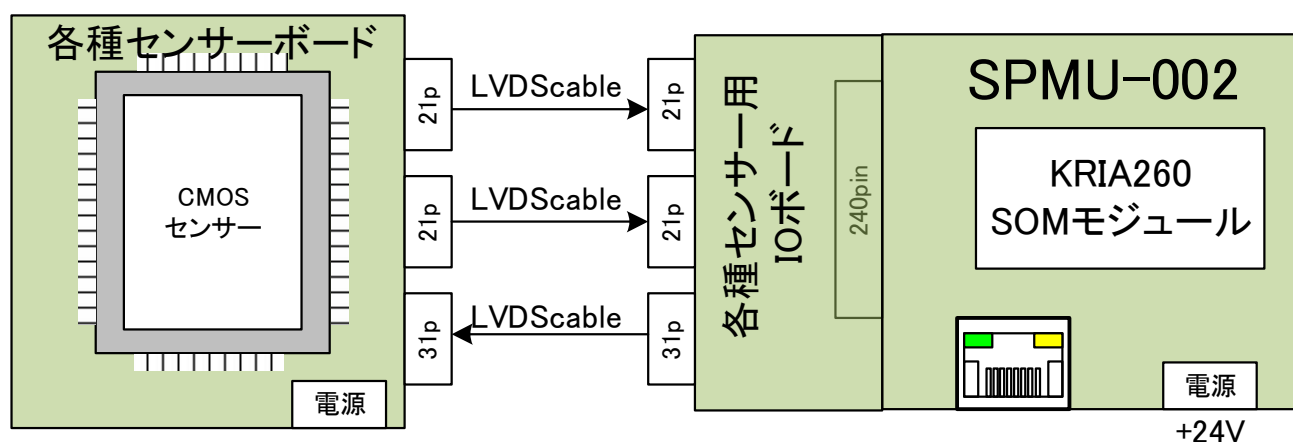


SPMU-002

項目	機能
FPGA	・ZYNQ-UltraScale+
CPU	・QuadCore ARM CortexA53, 1.2GHz
メモリ	・DDR4 2GB
I/O	・PCIe × 4レーン 1 slot、 ・Gether、uSD ・USB2.0 ・SpaceWire (MDM9) option
電源	・+24V/1.0A (SPMU002)
動作温度	・0℃～50℃(FAN空冷要)
サイズ	150mm × 110mm

システム構成図

CMOS センサーシステム



SP332B01

本文中に記載の会社名および製品等は各社の商標または登録商標です。
機能向上や品質改良などのため、本資料に記載された内容は予告なく変更される場合があります。

シマフジ電機株式会社
Shimafuji Electric Inc.

〒144-0051 東京都大田区西蒲田6-36-11 NSビル3階
TEL: 03-3733-8308 info@shimafuji.co.jp
FAX: 03-3733-8318 http://www.shimafuji.co.jp