

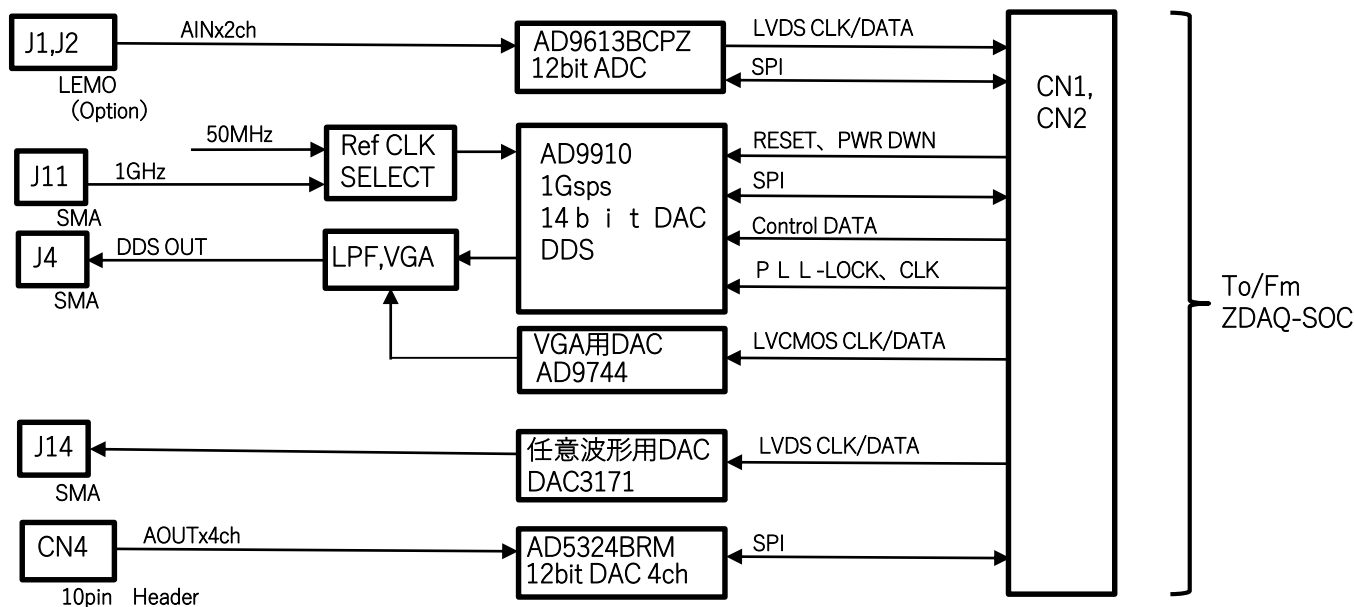
- ・ZDAQ-SoCのデータボード
 - ZDAQ-SoC上のFPGAに内蔵されたCPU (ARM Cortex-A9)で制御
- ・真空中でも動作可能
- ・DDS (Direct Digital Synthesizer), ADC, DACを実装
 - DDS: 1Gsps, 14bit DAC, 出力周波数 10~300MHz
周波数分解能0.23Hz
 - ADC: 200MHz, 12bit, 2ch, ±5V (MAX)
 - DAC: 200MHz, 14bit, 1ch, 2Vpp(負荷50Ω時)



<仕様一覧>

項目	仕様
アナログ入力	ADC: AD9613BCPZ, チャネル数: 2ch, 入力レンジ: ±5V (MAX), 分解能: 12bit, サンプル周波数: 200MHz, コネクタ: LEMO (実装Option)
アナログ出力	DAC: AD5324BRM, チャネル数: 4ch, 出力レンジ: 0~5V, 分解能: 12bit, コネクタ: 10pin header
DDS	DDS: AD9910 (1Gsps, 14bit DAC), 出力周波数: 10~300MHz, 出力形式: 正弦波 (AM波/FM波/PM波), 出力電力: 18dBm~40dBm, 出力電力分解能: 14bit
任意波形	DAC: DAC3171, 出力波形: 三角波/パルスなど, 分解能: 14bit パターン繰り返し周期: M/200Msps
その他	電源: 電圧 6V ± 10% / 消費電流 1.4A (TYP) サイズ: 200mm x 150mm 動作環境: 0~50°C * 真空中の動作可能

<ブロック図>



本文中に記載の会社名および製品等は各社の商標または登録商標です。

シマフジ電機株式会社

〒144-0051 東京都大田区西蒲田6-36-11 西蒲田NSビル3階

TEL : 03-3733-8308 FAX : 03-3733-8318 E-mail : info@shimafuji.co.jp URL : http://www.shimafuji.co.jp/

◆機能向上や品質改良などのため、本資料に記載された内容は予告なく変更される場合があります。

SP2814003