

SpW Sampling ADC BOARD



Space Wire対応 Sampling ADCボード

SpaceCubeに接続*, ユーザFPGA, SDRAMを搭載。

外部I/O; LVDS入出力, LVC MOS入出力, シリアルI/F, AD変換器を搭載。

JAXA (宇宙航空研究開発機構) との共同開発

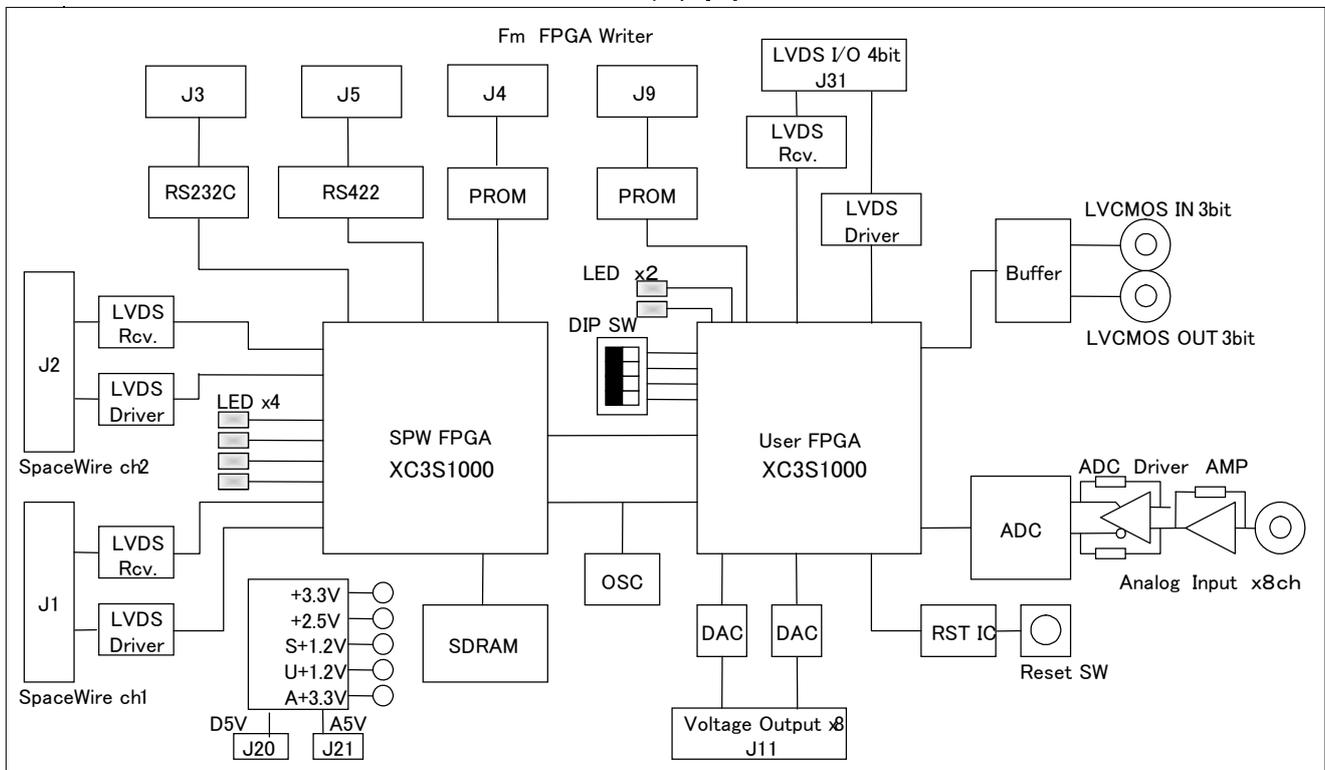
*Space CubeはJAXA/シマフジ電機の登録商標です。

仕様一覧

項目	仕様
SpW I/F	2chをFPGAに搭載
外部 I/F	パラレル: LVCMOS IN/OUT 3bit LVDS IN/OUT 4bit シリアル: RS232C 1ch RS422 1ch ADC : ADS5271PFP Input: 8ch, 分解能: 12bit Sample Rate: 50MSPS DAC : AD5324ARM 分解能: 12bit, 誤差: ±4LSB 出力電圧範囲: 2.5~5.5V/200μA
その他	SDRAM: 16Mバイト ユーザロジック用FPGA



ブロック図



シマフジ電機株式会社 〒144-0051 東京都大田区西蒲田8-1-15 KCビル5階

TEL: 03-3733-8308 FAX: 03-3733-8318 E-mail: info@shimafuji.co.jp URL: http://www.shimafuji.co.jp/

◆機能向上や品質改良などのため、本資料に記載された内容は予告なく変更される場合があります。

SP1911003